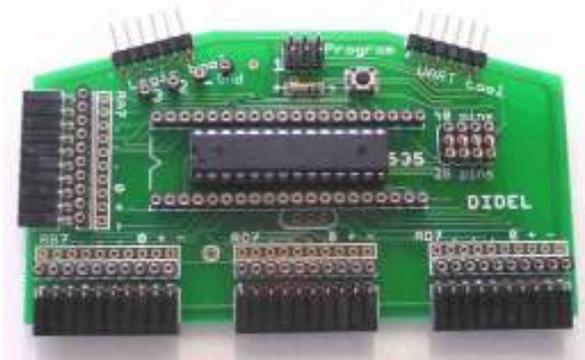


A2840 for AVR ATmega48/88/168 8535

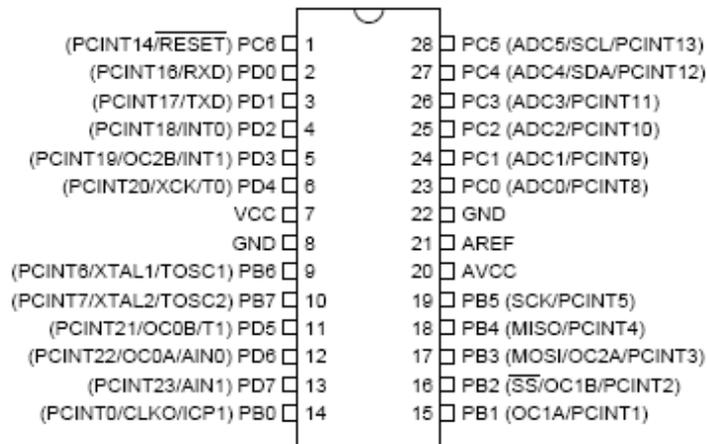
La carte permet d'insérer les deux processeurs principaux de la famille ATmega. La compatibilité avec d'autres processeurs AVR à 28 et 40 broches n'a pas été vérifiées.



The board is designed to test the two major processors of the ATmega famils, in 28 and 40-pin DIL package. Compatibility with other 28 and 40-pins AVR processors has not been verified.

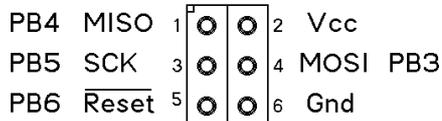
Le processeur 28 broches ATmega 48/88/168 est connecté aux ports B, C et D. Les signaux PD0 et PD1 vont vers le connecteur série compatible PicKit2 (ce n'est pas du RS232)

ATmega48/88/168 PDIP

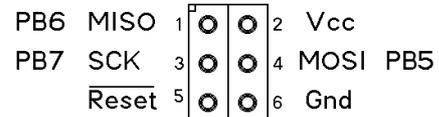


The 28-pins ATmega48/88/168 is connected to ports B, C and D. The jumpers for programming must be in the low position. There is no connection to the quartz socket seen in the middle.

Corrections sur les carte protis juin 08 : Relier pin 8 et 22, Pins 18 et 19 à relier à PB4 et PB5 au lieu de PA4 PA5, PB5 sur jumper programmation. TxRx permutés sur conn Pickit2.



AVR programming connector ATmega168

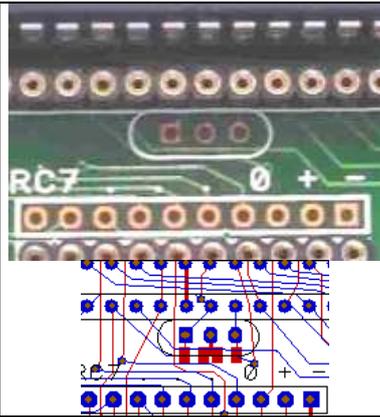


AVR programming connector ATmega8535

Notez que les signaux de programmation ne sont pas sur les mêmes bits, ce qui oblige de déplacer 4 cavaliers en passant d'un 168 au 8535.

Please note that the programming signals are not at the same place. This forces to move 4 jumpers when switching between the 168 and 8535.

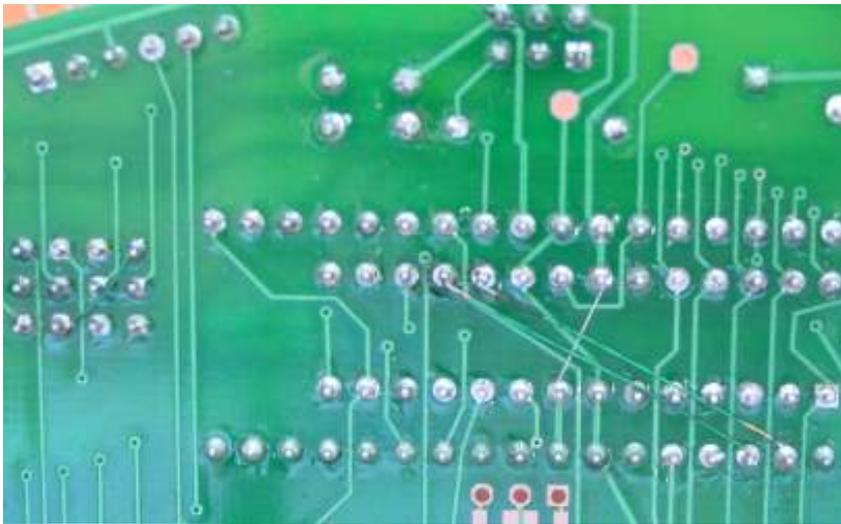
Sur le 168, les lignes PB6/PB7 ne sont pas reliées au broches prévues pour un quartz, en dessus du portC. Sur le 8535, les entrées oscillateur ne sont pas partagées avec des ports, et un socle avec condensateurs SMD est prévu. Un quartz est nécessaire pour les hautes fréquences.



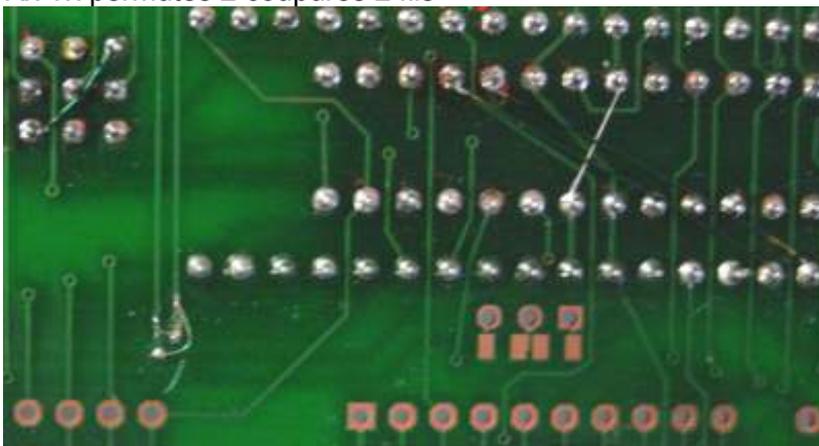
On the 168, the PB6/PB7 lines that can be used as oscillator inputs are not wired toward the Oscillator pins just above PortC. On the 8535, the oscillator inputs are not shared with a port and are connected to the oscillator inputs. A quartz is required for high frequencies.

ATmega 8535			
PDIP			
(XCK/T0) PB0	1	40	PA0 (ADC0)
(T1) PB1	2	39	PA1 (ADC1)
(INT2/AIN0) PB2	3	38	PA2 (ADC2)
(OC0/AIN1) PB3	4	37	PA3 (ADC3)
(SS) PB4	5	36	PA4 (ADC4)
(MOSI) PB5	6	35	PA5 (ADC5)
(MISO) PB6	7	34	PA6 (ADC6)
(SCK) PB7	8	33	PA7 (ADC7)
RESET	9	32	AREF
VCC	10	31	GND
GND	11	30	AVCC
XTAL2	12	29	PC7 (TOSC2)
XTAL1	13	28	PC6 (TOSC1)
(RXD) PD0	14	27	PC5
(TXD) PD1	15	26	PC4
(INT0) PD2	16	25	PC3
(INT1) PD3	17	24	PC2
(OC1B) PD4	18	23	PC1 (SDA)
(OC1A) PD5	19	22	PC0 (SCL)
(ICP1) PD6	20	21	PD7 (OC2)

Corrections sur la série proto de juin 2008
Sur circuit monté
2 coupures dessus entre les socles, 4 fils isolés



Rx Tx permutés 2 coupures 2 fils



Sur circuit vierge
2 coupures 4 fils nus à faire dessus avant insertion socles.

